ระบบฐานข้อมูลผู้เชี่ยวชาญ มหาวิทยาลัยราชภัฏอุตรดิตถ์



ผู้ช่วยศาสตราจารย์ไชยยันต์ ชนะพรมมา

ตำแหน่ง: ผู้ช่วยศาสตราจารย์ (วิศวกรรมอิเล็กทรอนิกส์)

สังกัด: คณะเทคโนโลยีอุตสาหกรรม อิเล็กทรอนิกส์

อีเมล: chaiyanc@uru.ac.th

เบอร์โทรศัพท์: 0910291909

ความเชี่ยวชาญ

กลุ่มวิศวกรรมศาสตร์

ความสนใจ

วิศวกรรมไฟฟ้า/อิเล็กทรอนิกส์ | ทรัพย์สินทางปัญญา งานสิทธิบัตร งานลิขสิทธิ์ | ออกแบบวงจรรวมแอนาลอก อุปกรณ์พกพาขนาดเล็กและระบบความคุมอัจฉริยะ

ประวัติการศึกษา

ที่	ระดับการศึกษา	สาขาวิชา	ชื่อสถาบัน	ปีที่จบ
1	ปริญญาเอก	วศ.ด.สาขาวิศวกรรมไฟฟ้า	มหาวิทยาลัยเทคโนโลยีมหานคร	2565
2	ปริญญาโท	วศ.ม. สาขาวิศวกรรมไฟฟ้า	มหาวิทยาลัยเทคโนโลยีมหานคร	2551
3	ปริญญาตรี	ค.อ.บ. สาขาวิศวกรรมไฟฟ้า	มหาวิทยาลัยเทคโนโลยีพระจอมเกล้าพระนครเหนือ	2549

ประวัติการทำงาน

ที่	ทำงานในตำแหน่ง	สถานที่ทำงาน	ปีที่เริ่มทำงาน	ปีที่สิ้นสุด
1	ผู้อำนวยการสำนักงานส่งเสริมบุคลากรด้านวิทยาศาสตร์ วิจัย เทคโนโลยีและนวัตกรรม มหาวิทยาลัยราชภัฏอุตรดิ	สำนักงานส่งเสริมบุคลากรด้านวิทยาศาสตร์ วิจัย เทคโนโลยีและนวัตกรรม มหาวิทยาลัยราชภัฏอุตรดิตถ์	2563	2566
2	ผู้อำนวยการสำนักงาน Talent Mobility มหาวิทยาลัยราชภัฏอุตรดิตถ์ เดือน พฤศจิกายน 2560 – สิงหาคม 2563	สำนักงาน Talent Mobility มหาวิทยาลัยราชภัฏอุตรดิตถ์	2560	2563
3	ผู้ประสานงานโครงการส่งเสริมบุคลากรด้านวิทยาศาสตร์เทคโนโลยีและนวัตกรรมไปปฏิบัติงานเพื่อเพิ่มขีดความสา	ศูนย์ประสานงานTalent Mobility มหาวิทยาลัยราชภัฏอุตรดิตถ์	2559	2560
4	รองผู้อำนวยการอุทยานวิทยาศาสตร์ภาคเหนือ มหาวิทยาลัยราชภัฏอุตรดิตถ์	อุทยานวิทยาศาสตร์ภาคเหนือ มหาวิทยาลัยราชภัฏอุตรดิตถ์	2557	2559

ประวัติการบริหาร

ที่	บริหารงานในตำแหน่ง	สถานที่ทำงาน	ปีที่เริ่มทำงาน	ปีที่สิ้นสุด

ประวัติการเป็นวิทยากร

ที่	ปี	บรรยายเรื่อง

ผลงานวิจัย

ที่	ปี	ชื่องานวิจัย	ประเภท	ประเภท PMU	ระดับ

1	2563	จ้างที่ปรึกษาดำเนินโครงการศึกษาวิจัยเชิงนโยบายการพัฒนาแพลตฟอร์มบริหาร จัดการทรัพยากรผู้มีศักยภาพ (Talent Resource Management) กลุ่มมหาวิทยาลัยราชภัฏ	อื่นๆ		
2	2562	การพัฒนาระบบและกลไกการส่งเสริมและสนับสนุนบุคลากรด้านวิทยาศาสตร์ เทคโนโลยี วิจัย และนวัตกรรม ไปปฏิบัติงานเพื่อเพิ่มขีดความสามารถในการแข่งขันของ ภาคอุตสาหกรรม (Talent Mobility) มหาวิทยาลัยราชภัฏอุตรดิตถ์และเครือข่าย	PMU	สำนักงานการวิจัยแห่งชาติ (วช.)	
3	2561	การออกแบบหลักสูตรวิศวกรรมอิเล็กทรอนิกส์อัจฉริยะที่มีการจัดการศึกษาเชิง บูรณาการกับการทำงานและงานวิจัย (Talent-WIL) ภายใต้ โครงการส่งเสริมการจัดการศึกษาเชิง บูรณาการการเรียนรู้กับการทำงาน ของเครือข่ายเพื่อการพัฒนาอุดมศึกษา	อื่นๆ		
4	2556	การสังเคราะห์วงจรเรียงสัญญาณกระแสครึ่งคลื่นซีกบวกและซีกลบที่สามารถคบ คุมอัตราการขยายและพลวัตวิสัยได้ด้วยวิธีทางอิเล็กทรอนิกส์โดยใช้อุปกรณ์โอทีเอ	กองทุนวิจัยภายใน		
5	2556	การสังเคราะห์วงจรกรองความถี่ Gm-C แบบไบควอดอันดับคู่โดยใช้โครงสร้างทางเลือกใหม่	กองทุนวิจัยภายใน		
6	2555	การสังเคราะห์วงจรเรียงสัญญาณกระแสแบบปลายคู่โดยใช้อุปกรณ์ โอทีเอ	กองทุนวิจัยภายใน		
7	2555	การสังเคราะห์อุปกรณ์โอทีเอแบบปลายคู่สองด้านและการประยุกต์ใช้งานเป็นวงจรกรองความถี่แบบไบควอด	กองทุนวิจัยภายใน		
8	2554	ออกแบบวงจรขยายย่านวัตโหมดกระแสที่ควบคุมด้วยกระแสโดยใช้ตัวขยายป้อนกลับกระแสที่ควบคุมด้วยกระแส	กองทุนวิจัยภายใน		
9	2553	การสร้างวงจรคูณสัญญาณ วงจรหารสัญญาณและวงจรกำลังสองเป็นอิสระจากอุณหภูมิและสามารถควบคุมได้ด้วยวิธีทางอิเล็กทรอนิกส์ในโหมดกระแสโดยใช้ CDTA	กองทุนวิจัยภายใน		
10	2551	การออกแบบวงจรชมิตต์ทริกเกอร์โหมดกระแสโดยใช้ CC-CFA และการประยุกต์ใช้งาน	กองทุนวิจัยภายใน		

บทความวิจัย/วิชาการที่ตีพิมพ์ในวารสาร (Journal)

ที่	ปี	อ้างอิง	ฐานข้อมูล
1	2566	Wisuit Sunthonkanokpong ,Amornchai Chaichana ,Chaiyan Chanapromma ,Winai Jaikla ,Peerawut Suwanjan ,May Wai, “Voltage-Mode Biquad Filter Using Three LT1228s with Independent and Electronic Control of Center Frequency and Quality Factor” Engineering Letters, May 2023 Volume31(2):pp.681-688	SCOPUS
2	2564	Chaiyan Chanapromma , Jirayuth Mahattanakul, “New Method to Design Feedback Amplifier Employing Two-Stage CMOS Op Amp”, AEU-International Journal of Electronics and Communications, February 2021 , Volume132(5)	SCOPUS
3	2553	ไชยยันต์ ชนะพรมมา และ มนตรี ศิริปรัชญานันท์, "วงจรมอดูเลตความกว้างพัลส์และโมโนสเตเบิ้ลมัลติไวเบรเตอร์อย่างง่ายโดยใช้ CC-CFA เพียงตัวเดียว", วารสารวิชาการพระจอมเกล้าพระนครเหนือ ปีที่ 20, ฉบับที่ 3 (ก.ย.- ธ.ค. 53), หน้า 416-425	TCI1

บทความวิจัย/วิชาการที่นำเสนอในงานประชุมวิชาการ (Proceeding)

ที่	ปี	อ้างอิง
1	2563	Chaiyan Chanapromma , Jirayuth Mahattanakul, “Improved Design Procedure for Two-Stage CMOS Op Amp Employing Current Buffer”,The 17th International Conference on Electrical Engineering/Electronics, Computer, Telecommunications and Information Technology (ECTI-CON) ,Virtual Conference Hosted by College of Computing, Prince of Songkla University, 24-27 June 2020, pp. 384-387.
2	2562	Suriya Adirek , Chaiyan Chanapromma and Chuthum Sawigun , “A 1.5 V, 50 nA, 100 Hz, 73 dB-DR, Subthreshold Lowpass Filter for EEG/ECG Recording”,16th International Conference on Electrical Engineering/Electronics, Computer, Telecommunications and Information Technology (ECTI-CON) ,Pattaya, Chonburi, Thailand, 10-13 July 2019,pp.725-728.
3	2562	Chaiyan Chanapromma , Jirayuth Mahattanakul, “Redesign Procedure for Two-Stage CMOS Op amp with Least Error of Frequency Response and Phase Margin”,The 16th International Conference on Electrical Engineering/Electronics, Computer, Telecommunications and Information Technology (ECTI-CON) ,Pattaya, Chonburi, Thailand, 10-13 July 2019, pp. 717-720.
4	2561	Chaiyan Chanapromma ,Winai Jaikla and Amornchai Chaichana “New Realization of Single CFCTA-Based Voltage-Mode Multifunction Filter”,The 3rd International Conference on Control and Robotics Engineering (ICCRE), Nagoya, Japan ,20-23 April 2018, pp. 201-204.
5	2557	Chaiyan Chanapromma and Thaweesak Worachak, “Electronically Controlable Gain and Dynamic Range Positive/Negative Half-Wave Rectifier using FD and SE OTAs Based on Commercially Available ICs,” ,” International Symposium on Communications and Information Technology, 2012 (ISCIT 2012), Gold Coast, Australia, pp. 38-41, 2012.
6	2556	Chaiyan Chanapromma, Nattapon Pookrongtong and Jirayuth Mahattanakul, “A Compact All-NPN Fully-Differential Ladder Log-Companding Filter,” 2012 9th International Conference on Electrical Engineering/Electronics, Computer, Telecommunications and Information Technology (ECTI-CON 2012), Hua Hin, Thailand, pp.1-4, 2012.
7	2555	Phamorn Silapan and Chaiyan Chanapromma, “A Temperature-insensitive Simple Current-mode Multiplier/Divider Employing Only Multiple-output CDTA,” Proc. of Int. Conf. on Advances in Communication and Information Technology 2011, Amsterdam, Netherlands, pp. 31-34, 2011
8	2555	Chaiyan Chanapromma and Phamorn Silapan, “Implementation of Fully Differential OTA based on Commercially Available IC for Biquadratic Filter Application,” Proc. of Int. Conf. on Advances in Communication and Information Technology 2011, Amsterdam, Netherlands, pp. 35-38, 2011
9	2555	Chaiyan Chanapromma and Thaweesak Worachak, “Fully Differential Transadmittance Mode Instrumentation Amplifier Using CC-CFAs Based on Commercially Available,” The World Congress on Engineering and Technology (CET2011), Shanghai, China, pp. 445-448, 2011
10	2555	Chaiyan Chanapromma, Amnaj Prajong and Phamorn Silapan, “Even Order Fully-differential Biquadratic Filter Application of Implementation of Fully-differential OTA Based on Commercially Available IC,” 2011 International Symposium on Intelligent Signal Processing and Communication Systems (lSPACS) , Chiang Mai, Thailand, pp.1-5, 2011
11	2555	Phamorn Silapan and Chaiyan Chanapromma, “Multiple Output CFTAs (MO-CFTAs)-based Widerange Linearly/Electronically Controllable Currentmode Square-rooting Circuit,” 2011 International Symposium on Intelligent Signal Processing and Communication Systems (lSPACS), Chiang Mai, Thailand, pp.1-4, 2011.
12	2555	Chaiyan Chanapromma, Thaweesak Worachak and Phamorn Silapan, “A Temperature-Insensitive Wide-Dynamic Range Positive/Negative Full-Wave Rectifier Based on Operational Trasconductance Amplifier using Commercially Available ICs,” World Academy of Science, Engineering and Technology 58 2011, Bali Indonesia, pp.49-52, 2011
13	2555	ชัชพล เกษวิริยะกิจ, ไชยยันต์ ชนะพรมมา และ ภมร ศิลาพันธ์ “วงจรกำลังสองโหมดกระแสที่ควบคุมได้ด้วยวิธีทางอิเล็กทรอนิกส์และอิสระทางอุณหภูมิโดยใช้ MO-CFTA เพียงตัวเดียว” การประชุมทางวิชาการเครือข่ายวิศวกรรมไฟฟ้ามหาวิทยาลัยเทคโนโลยีราชมงคล ครั้งที่ ๔ โรงแรมแกรนด์ พาราไดซ์ หนองคาย, หน้าที่ 581-584, 3-5 เมษายน 2555

ที่	ปี	อ้างอิง
14	2554	Chaiyan Chanapromma, Phamorn Silapan, Danupat Duangmalai and Montree Siripruchyanun, "An Ultra Low-Power Fully Differential Operational Transconductance Amplifier (FD-OTA) Operating in Weak Inversion Region and Its Applications", The 1st international conference on Technical Education, Thailand, pp. 176-179, 20-21 January 2010
15	2554	Chaiyan Chanapromma and Montree Siripruchyanun, "Electronically Controllable Voltage-mode Schmitt Trigger Based on CC-CFA and Its Application", The 1st international conference on Technical Education, Thailand, pp. 180-183, 20-21 January 2010
16	2554	Chaiyan Chanapromma and Kanchana Daoden, “A CMOS Fully Differential Operational Transconductance Amplifier Operating in Sub-threshold Region and Its Application,” 2010 2nd International Conference on Signal Processing Systems (ICSPS), Dalian, China, pp. V2-73-V2-77, 2010
17	2554	Nattapon Pookrongtong, Chaiyan Chanapromma, Jirayuth Mahattanakul and Apisak Worapishet, “NPN-only Fully-Differential Ladder Log-Companding Filter with Well-defined Operation Points,” International Symposium on Communications and Information Technology, 2010 (ISCIT 2010), Tokyo, Japan, pp. 340-343, 2010
18	2553	Chaiyan Chanapromma, Winai Jaikla and Montree Siripruchyanun, "A Digitally Programmable Voltage-Mode Multi-function Filter Using CCDVCCs", The 2009 International Symposium on Communications and Information Technologies (ISCIT 2009), Incheon, Korea, pp. 897-900, 28-30 September 2009
19	2552	Chaiyan Chanapromma, Nopadon Maneetien and Montree Siripruchyanun, "A Practical Implementation of CC-CFA Based on Commercially Available ICs and Its Applications", The Proceedings of the 2009 6th International Conference on Electrical Engineering/Electronics, Computer, Telecommunications, and Information Technology (ECTI-CON 2009), Pattaya, THAILAND, pp. 564-567, 6 - 9 May, 2009
20	2551	Chaiyan Chanapromma, Chaiya Tanaphatsiri and Montree Siripruchyanun, "An Electronically Controllable Instrumentation Amplifier Based on CCCCTAs", 2008 The International Symposium on Intelligent Signal Processing and Communication Systems (ISPACS) (ISPACS2008), Bangkok, THAILAND, pp. 1-4, 8 - 11 December 2008
21	2551	ไชยยันต์ ชนะพรมมา, ภมร ศิลาพันธ์, วินัย ใจกล้า และ มนตรี ศิริปรัชญานันท์ , "วงจรเรียงสัญญาณเต็มคลื่นโหมดกระแสแบบแม่นยำและอิสระจากอุณหภูมิโดยใช้ DO-CCCCTA ที่ควบคุมด้วยกระแส", การประชุมวิชาการของมหาวิทยาลัยเกษตรศาสตร์ครั้งที่ 46, หน้าที่ 143-150, 29 มกราคม - 1 กุมภาพันธ์ 2551
22	2551	ณัฐพล ภูครองทอง, อำนาจ ประจง, ไชยยันต์ ชนะพรมมา, ภมร ศิลาพันธ์ และ มนตรี ศิริปรัชญานันท์ , "การออกแบบระบบกำเนิดสัญญาณเอาต์พุตสมดุลชนิดแม่นยำสูงที่มีผลกระทบต่ำจากอุณหภูมิและปราศจากอุปกรณ์พาสซีฟ", การประชุมวิชาการระดับชาติทางด้านครุศาสตร์อุตสาหกรรมครั้งที่ 1, มหาวิทยาลัยเทคโนโลยีพระจอมเกล้าพระนครเหนือ, หน้าที่ 113-120, 25-26 เมษายน 2551
23	2551	ไชยยันต์ ชนะพรมมา และ จิรยุทธ์ มหัทธนกุล, "วงจรกรองล็อกโดเมนผลต่างปลายคู่สองด้านแบบกะทัดลัดที่ใช้ทรานซิสเตอร์ NPN ล้วน", การประชุมวิชาการทางวิศวกรรมไฟฟ้า ครั้งที่ 31, ณ รอแยลฮิลส์ กอล์ฟรีสอร์ท แอนด์ สปา จ.นครนายก, หน้าที่ 951-954, 29-31 ตุลาคม 2551

HUMAN SUBJECTS PROTECTION STANDARD COURSE

ที่	ปี	หัวข้อ	ลิงค์หลักฐาน

หนังสือ

ที่	ปี	ชื่อหนังสือ

สิทธิบัตร/อนุสิทธิบัตร

ที่	ปี	ชื่อสิทธิบัตร/อนุสิทธิบัตร	ลิงค์ไฟล์ข้อมูล

รางวัล

ที่	ปี	ชื่อรางวัล